



| Ders Adı | Kodu | Yarıyıl | T+U Saat | AKTS | Z / S |
|---------------------------------|--|---------|----------|------|---------|
| Geniş Ölçekli Tümdevre Tasarımı | EEM425 | 5 | 3 + 0 | 5,0 | Seçmeli |
| Birim Bölüm | Elektrik-Elektronik Mühendisliği - Lisans (Yüz yüze) | | | | |
| Amaç | Bu derste amaç geniş ölçekli tümdevre tasarım ve üretimi ile ilgili işlemleri öğrenmek, devre analizlerin yapabilmektir. | | | | |
| Ders İçeriği | Tümdevre Tasarımı ve Üretim Safhaları. Yarıiletken Katkılama ve Saflaştırma Yöntemleri, tümdevre üretimindeki safhalar. MOS ve Bipolar Tümdevreler ve Tümdevre Üretim Teknikleri ve Aşamaları. Temel MOS Yapıları. CMOS Teknolojisi. MOS Transistörlerde Parametreler. Bipolar Tümdevreler, Bipolar tasarım İçin Önemli Temel Kavramlar. VLSI Layout Tasarımlar. SPICE analizleri. | | | | |
| Ders Kaynakları | Systematic Analysis of Bipolar and MOS Transistors, Uğur Çilingiroğlu, Artech House, 1993 | | | | |

| Hafta | Konu |
|-------|---|
| 1 | Tümdevre Tasarımı ve Üretim Safhaları |
| 2 | Tümdevre Tasarımı ve Üretim Safhaları |
| 3 | Yarıiletken Katkılama ve Saflaştırma Yöntemleri, tümdevre üretimindeki safhalar |
| 4 | Yarıiletken Katkılama ve Saflaştırma Yöntemleri, tümdevre üretimindeki safhalar |
| 5 | MOS ve Bipolar Tümdevreler ve Tümdevre Üretim Teknikleri ve Aşamaları |
| 6 | MOS ve Bipolar Tümdevreler ve Tümdevre Üretim Teknikleri ve Aşamaları |
| 7 | Temel MOS Yapıları |
| 8 | CMOS Teknolojisi |
| 9 | MOS Transistörlerde Parametreler |
| 10 | Bipolar Tümdevreler, Bipolar tasarım İçin Önemli Temel Kavramlar |
| 11 | VLSI Layout Tasarımlar |
| 12 | SPICE analizleri |
| 13 | Proje Sunumları |
| 14 | Tekrar |

Program Çıktıları

| | |
|----|--|
| 1 | Matematik, fen bilimleri ve elektrik-elektronik mühendisliğine özgü konularda yeterli bilgi birikimi ve bu alanlardaki kuramsal ve uygulamalı bilgileri karmaşık mühendislik problemlerinde kullanabilme becerisi kazandırmıştır. |
| 2 | Karmaşık mühendislik problemlerini saptama, tanımlama, formüle etme ve çözüme becerisi ile bu amaç için uygun analiz ve modelleme yöntemlerini seçme ve uygulama becerisi kazandırmıştır. |
| 3 | Karmaşık bir sistemi, süreci, cihaz veya ürünü gerçekçi kısıtlar ve koşullar altında, belirli gereksinimleri karşılayacak şekilde tasarlama becerisi ve modern tasarım yöntemlerini uygulama becerisi kazandırmıştır. |
| 4 | Mühendislik uygulamalarında karşılaşılan karmaşık problemlerin analizi ve çözümünü için ihtiyaç duyulan modern teknik ve araçları geliştirme, seçme ve kullanma becerisi ile bilişim teknolojilerini etkin bir biçimde kullanma becerisi kazandırmıştır. |
| 5 | Karmaşık mühendislik problemlerinin veya elektrik-elektronik mühendisliği alanına özgü araştırma konularının incelenmesi amacıyla deney tasarlama, deney yapma, veri toplama, sonuçları analiz etme ve yorum yapabilme becerisi kazandırmıştır. |
| 6 | Disiplin içi ve çok disiplinli takımlarda etkin biçimde çalışabilme becerisi ve bireysel çalışma becerisi kazandırmıştır. |
| 7 | Türkçe sözlü ve yazılı etkin iletişim kurma becerisi, etkin biçimde rapor yazma, yazılı raporları anlama, tasarım ve üretim için rapor hazırlayabilme, etkin sunum yapabilme, açık ve anlaşılır bir biçimde talimat verebilme ve alabilme becerisi kazandırmıştır. |
| 8 | En az bir yabancı dilde teknik konularla ilgili sözlü ve yazılı etkin iletişim kurma becerisi kazandırmıştır. |
| 9 | Yaşam boyu öğrenmenin gerekliliği bilinci ile bilgiye erişebilme, bilim ve teknolojiye gelişmeleri takip ederek kendini sürekli biçimde yenileme becerisi kazandırmıştır. |
| 10 | Etik ilkelerine uygun davranma yeteneği, mesleki ve etik sorumluluk bilinci ve mühendislik alanlarında kullanılan standartlar hakkında bilgi kazandırmıştır. |
| 11 | İş hayatındaki uygulamalar (proje yönetimi, risk yönetimi, değişiklik yönetimi gibi) ve sürdürülebilir kalkınma hakkında bilgi ile girişimcilik ve yenilikçilik konularında farkındalık kazandırmıştır. |
| 12 | Mühendislik uygulamalarının sağlık, çevre ve güvenlik üzerindeki etkileri (toplumsal ve evrensel boyutlarıyla) ile çağın mühendislik alanına yansıyan sorunları hakkında bilgi ve mühendislik çözümlerinin hukuksal sonuçları hakkında farkındalık kazandırmıştır. |

Ders Öğrenme Çıktısı - Program Çıktıları (1 -5 Puan Aralığı)

| Ders Öğrenme Çıktısı | PÇ1 | PÇ2 | PÇ3 | PÇ4 | PÇ5 | PÇ6 | PÇ7 | PÇ8 | PÇ9 | PÇ10 | PÇ11 | PÇ12 |
|--|-----|-----|-----|-----|-----|-----|-----|-----|-----|------|------|------|
| Tümdevre üretim aşamalarını öğrenir. | - | - | - | - | - | - | - | - | - | - | - | - |
| MOS transistör devresinin şematik tasarımını yapabilir. | - | - | - | - | - | - | - | - | - | - | - | - |
| VLSI Layout tasarımlarını yapabilir. | - | - | - | - | - | - | - | - | - | - | - | - |
| Tümdevre AC-DC, Gürültü ve Zaman bölgesi analizlerini yapabilir. | - | - | - | - | - | - | - | - | - | - | - | - |